

**Programme « Systèmes Embarqués et Grandes Infrastructures » Edition
2009**

Comité d'Evaluation

Président

Brigitte Plateau

Professeur
ENSIMAG, INP Grenoble

Vice-président

Patrick Farail

Responsable Support Méthodes de Développement
de Logiciel
Airbus, Toulouse

Membres

Mazen Alamir

Directeur de Recherche
CNRS, Grenoble

Boris Balacheff

Technical Contributor
HP Labs & HP Security, Bristol, Royaume-Uni

Zohra Bellahsene

Professeur
Université Montpellier 2

Pascal Bouvry

Professeur
Université du Luxembourg

Hervé Chabanne

Chef du pôle recherches en cryptographie et
sécurité
SAGEM Sécurité, Eragny

Gérard Cristau

Expert logiciel et Systèmes critiques
Thales Research & Technology, Palaiseau

Michel Auguin

Directeur de Recherche
CNRS, Nice

Olivier Beaumont

Directeur de Recherche
INRIA Bordeaux – Sud-Ouest

Djamal Benslimane

Professeur
Université Claude Bernard, Lyon

Agusti Canals

Adjoint au Directeur Technique, expert en génie
logiciel
CS, Toulouse

Eve Coste-Manière

Chercheur
Ahava iTech, Nice

Marc Dacier

Directeur
Symantec Research Labs Europe, Sophia
Antipolis

Philippe Dague
Professeur
Université Paris Sud, Orsay

Isabelle Demeure
Professeur
Telecom ParisTech, Paris

Fabrice Derepas
Responsable du laboratoire pour la sûreté du logiciel
CEA LIST, Gif-sur-Yvette

Laurence Duchien
Professeur
Université des Sciences et Technologies de Lille

Marc Duranton
Senior Principal, Embedded Modem and Media
Subsystems
NXP Semiconductors, Eindhoven, Pays-Bas

Aurélien Godin
Architecte « systèmes robotisés terrestres »
Direction Générale pour l'Armement

Valérie Issarny
Directrice de Recherche
INRIA Paris-Rocquencourt

Jean-René Lèquepeys
Head of Asic Design Department
CEA LETI, Minatoc, Grenoble

Gilles Muller
Professeur
École des Mines de Nantes

David Powell
Directeur de recherche
CNRS, Toulouse

Nicolas Rivierre
Expert Senior Recherche
Orange Labs, Issy-les-Moulineaux

Jean-Francois Rolland
« System and software architecture » and
« Platform » manager
Schneider Electric, Grenoble

Miguel Santana
Directeur Centre d'expertise « Integrated
Development Technologies »
STMicroelectronics, Crolles

Robert de Simone
Directeur de recherche
INRIA Sophia Antipolis – Méditerranée

Assia Tria
Chef du laboratoire de conception de circuits
sécurisés
CEA LETI, Grenoble